



# HTV

www.HTV-GmbH.de

## ABSCHLUSSARBEIT

### Abschlussarbeit / Projektarbeit

#### IT-Sicherheitsbibliothek für FPGAs

HTV bietet unterschiedliche Einstiegsmöglichkeiten in die FPGA-Technologie (Zynq UltraScale+). Im Fokus stehen Anwendungen aus dem Bereich der IT-Sicherheit. Module werden entwickelt, getestet und optimiert (z. B. Sicherheit, Geschwindigkeit).

#### Aufgabenstellung:

- Umsetzung von Algorithmen aus dem Bereich der IT-Sicherheit (C-Code) in VHDL-Module
- Test und Optimierung der Module
- Partielle Rekonfiguration der Module

#### Ihre Qualifikation:

- Kenntnisse in VHDL / Verilog
- Kenntnisse in der Programmierung und Partiellen Rekonfiguration von FPGAs von Xilinx sind erwünscht
- Analytisches Denken
- Offenheit für kreative Lösungsansätze
- Eigenverantwortliche und strukturierte Arbeitsweise

#### Rahmenbedingung:

- Ab sofort zu besetzen
- Laufzeit: ab 3 Monaten

#### Über uns:

Als Hochleistungszentrum und Testhaus ist HTV einer der weltweiten Marktführer im Bereich Test, Bauteilprogrammierung, Langzeitkonservierung und -lagerung, Analytik sowie Bearbeitung elektronischer Komponenten.

Seit mehr als 30 Jahren steht die HTV-Firmengruppe für umfassende technologische Kompetenz und jahrzehntelanges Know-how für Dienstleistungen rund um elektronische Komponenten.

Ein an die wachsenden Test- und Analytikforderungen angepasster, kontinuierlich aufgebauter Maschinenpark, sowie Teams aus insgesamt mehr als 220 Ingenieuren, Doktoren, Technikern und Facharbeitern, ermöglichen Einblicke in alle Details und Aspekte elektronischer Komponenten.

#### Kontakt:

##### Halbleiter-Test & Vertriebs-GmbH

Robert-Bosch-Str. 28 • D-64625 Bensheim

Tel.: +49 (0) 62 51 / 8 48 00-0 • Fax: +49 (0) 62 51 / 8 48 00-30

E-Mail: [personal@HTV-GmbH.de](mailto:personal@HTV-GmbH.de) • Internet: [www.HTV-GmbH.de](http://www.HTV-GmbH.de)

© HTV® Alle Rechte vorbehalten

